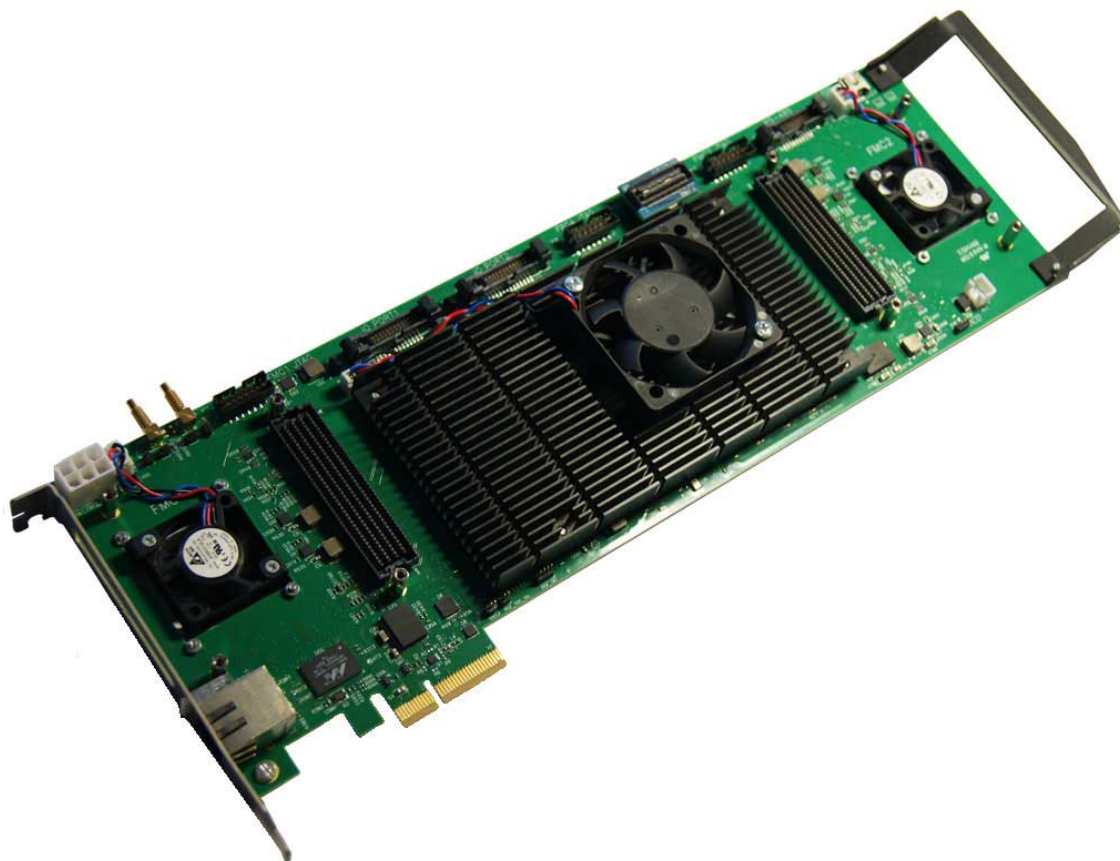




TS-PCIE. Сборка и запуск приложения веб-сервера

Руководство пользователя

Версия 1.0



Код документа: UG-TS-PCIE-WEB
Дата сборки: 15 марта 2016 г.
Листов в документе: 20

© 2016, ООО «Скан Инжиниринг Телеком - СПб»
<http://www.setdsp.ru>

Содержание

Перечень рисунков	3
Перечень таблиц	3
Перечень листингов	3
Перечень сокращений и условных обозначений	4
1 Общие сведения	5
2 Конфигурация рабочего пространства	6
3 Конфигурация проекта	7
3.1 Конфигурация статического IP-адреса	7
4 Сборка проекта веб-сервера	8
5 Импорт и запуск целевой конфигурации модуля	9
6 Загрузка кода приложения веб-сервера на процессор	12
7 Запуск приложения веб-сервера	14
Приложение А: Разделение вывода сообщений (CIO) ядер процессоров	17
Список литературы	20

Перечень рисунков

1-1	Структурная схема модуля TS-PCIE	5
2-1	Выбор пути рабочего пространства (workspace) в CCS	6
2-2	Окно обозревателя проектов	6
4-1	Пункт меню для сборки проекта	8
4-2	Окно, отображающее ход процесса сборки проекта	8
5-1	Пункт меню для отображения окна целевых конфигураций	9
5-2	Меню импорта целевой конфигурации	9
5-3	Окно выбора файла для импорта целевой конфигурации	10
5-4	Окно выбора способа импорта файла целевой конфигурации	10
5-5	Запуск целевой конфигурации	10
5-6	Список ядер процессоров модуля TS-PCIE	11
6-1	Подключение к ядру процессора	12
6-2	Вид окна «Debug» после выполнения подключения к ядру «DSP1_C6670_0»	12
6-3	Пункт меню загрузки кода на ядро процессора	12
6-4	Окно загрузки кода на ядро процессора	13
6-5	Окно выбора файла для загрузки на ядро процессора	13
6-6	Вид окна «Debug» после выполнения загрузки кода на ядро «DSP1_C6670_0»	13
7-1	Запуск кода на ядре процессора	14
7-2	Светодиоды на плате модуля TS-PCIE	14
7-3	Главная страница демонстрационного приложения веб-сервера	15
7-4	Страница «Diagnostics» демонстрационного приложения веб-сервера	16
A-1	Контекстное меню целевой конфигурации	17
A-2	Окно настроек целевой конфигурации	17
A-3	Открытие второго окна «Console»	18
A-4	Два окна «Console»	18
A-5	Выбор ядра для отображения вывода в окне «Console»	19

Перечень таблиц

3-1	Переменные для конфигурации статического IP-адреса	7
-----	--	---

Перечень листингов

3-1	Файл «hpdsrua.c» (включение режима статического IP-адреса)	7
3-2	Файл «hpdsrua.c» (конфигурация статического IP-адреса)	7
7-1	Вывод в консоль приложения веб-сервера при запуске	14

Перечень сокращений и условных обозначений

CCS	Code Composer Studio	5, 6, 10, 11, 17, 18
CIO	Console Input/Output	2, 11, 17
DHCP	Dynamic Host Configuration Protocol	7, 15
IBL	Intermediate Boot Loader	5
IP	Internet Protocol	7, 15
MCSDK	MultiCore Software Development Kit	5
NDK	Network Development Kit	5
NOR	Not OR	5
PDK	Platform Development Kit	5
TFTP	Trivial File Transfer Protocol	5
TI	Texas Instruments	5
UART	Universal Asynchronous Receiver-Transmitter	14
ОС	Операционная Система	5

1 Общие сведения

В данном документе описан процесс сборки из исходных кодов и запуска демонстрационного приложения веб-сервера на модуле TS-PCIE. Демонстрационное приложение веб-сервера может быть запущено на любом процессоре модуля TS-PCIE.

Приложение веб-сервера может быть запущено на процессорах модуля TS-PCIE путем загрузки кода через отладчик, загрузка по сети с TFTP сервера или загрузка со встроенной NOR флеш памяти. В данном документе рассматривается только вариант загрузки кода на процессор через отладчик. Описание загрузки любого приложения с NOR флеш памяти и с TFTP сервера имеется в документе по загрузчику IBL (Intermediate Boot Loader) [1].

Для сборки демонстрационного приложения веб-сервера требуется установленная система разработки CCS (Code Composer Studio). Сборка демонстрационного приложения веб-сервера была проверена на CCS версии 5.4.0.00091 под ОС Windows 7 (64-bit). Среду разработки CCS можно бесплатно скачать с сайта производителя¹.

Демонстрационное приложение веб-сервера написано на основе кода демонстрационного примера из состава библиотек TI MCSDK (MultiCore Software Development Kit) для процессора TMS320C6670.

Для сборки проекта приложения веб-сервера необходимы следующие установленные пакеты:

- PDK C6670 версии 1.1.2.6;
- NDK версии 2.21.2.43;
- SYS/BIOS версии 6.33.6.50 или выше.
- XDCtools версии 3.25.5.94 (установочный дистрибутив для Windows систем имеется на сопроводительном диске в папке «Install»).

В данном списке указаны версии пакетов, на которых производилось тестирование. Сборка проекта возможна с использованием пакетов более ранних версий, однако, в этом случае, не гарантируется правильная работа приложения веб-сервера.

Структурная схема модуля TS-PCIE показана на рисунке 1-1.

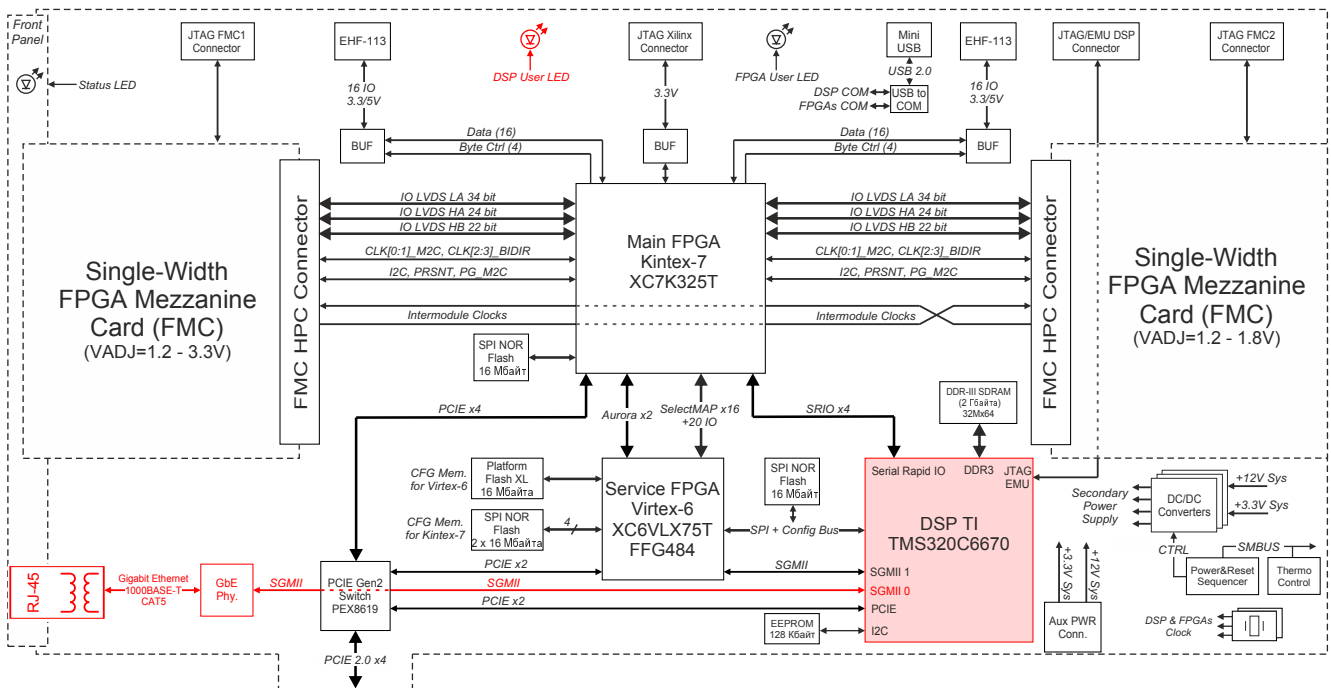


Рисунок 1-1: Структурная схема модуля TS-PCIE

¹ <http://www.ti.com/tool/ccstudio>

2 Конфигурация рабочего пространства

Перед началом сборки и запуска приложения веб-сервера необходимо с сопроводительного диска к модулю TS-PCIE скопировать на жесткий диск компьютера папку рабочего пространства CCS (папка «CCS_Workspace» на диске). В данном документе предполагается, что содержимое папки «CCS_Workspace» было скопировано с сопроводительного диска на жесткий диск компьютера в папку «D:/Dev/Modules/TS-PCIE/CCS_Workspace».

Кроме папки рабочего пространства, необходимо скопировать с сопроводительного диска папки «TargetConfigurations», «RTSC» и «GEL» со всем содержимым. При этом, важно, чтобы обе данные папки находились на одном уровне. В данном документе предполагается, что содержимое папки «TargetConfigurations» скопировано в папку «D:/Dev/Modules/TS-PCIE/TargetConfigurations», содержимое папки «GEL» скопировано в папку «D:/Dev/Modules/TS-PCIE/GEL», а содержимое папки «RTSC» скопировано в папку «D:/Dev/Modules/TS-PCIE/RTSC».

После запуска среды разработки CCS необходимо указать путь к папке рабочего пространства как показано на рисунке 2-1 («D:/Dev/Modules/TS-PCIE/CCS_Workspace»).

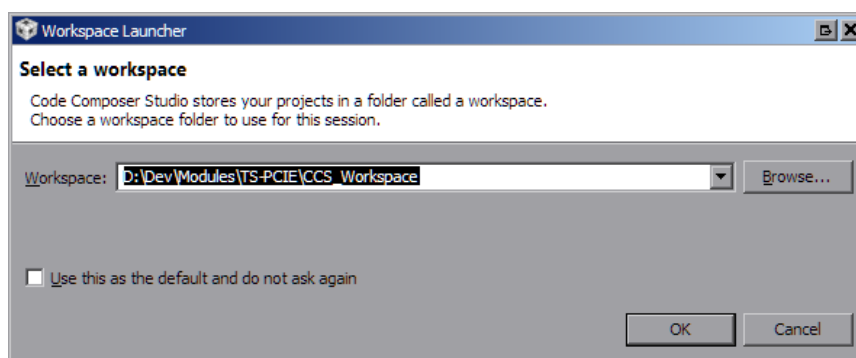


Рисунок 2-1: Выбор пути рабочего пространства (workspace) в CCS

Исходный код приложения веб-сервера содержится в проекте «WebServer_C6670» (см. рисунок 2-2).

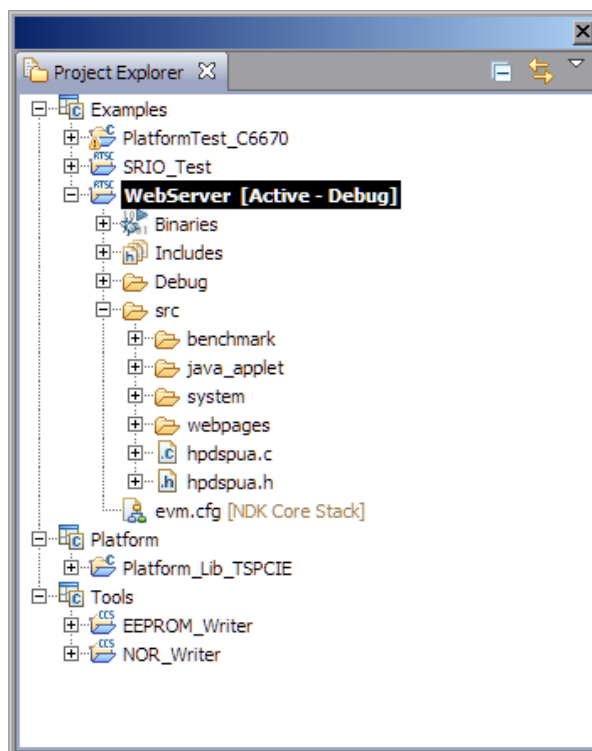


Рисунок 2-2: Окно обозревателя проектов

3 Конфигурация проекта

Для применения выполненных изменений в конфигурации, необходимо выполнить сборку проекта в соответствии с процедурой, описанной в разделе 4.

3.1 Конфигурация статического IP-адреса

По умолчанию, демонстрационное приложение веб-сервера сконфигурировано на автоматическое получение IP-адреса от DHCP-сервера в локальной сети.

Примечание

За информацией по установке и настройке DHCP-сервера в Windows и Linux системах обратитесь к документу [2].

Для включения режима статического IP-адреса, откройте файл «hpdspua.c» проекта «WebServer_C6670» и установите значение макроопределения «USE_STATIC_IP» равным единице (см. листинг 3-1).

Листинг 3-1: Файл «hpdspua.c» (включение режима статического IP-адреса)

```

55 /*****
56  ** Local Typedef Declarations
57  *****/
58 #define USE_STATIC_IP 1

```

Для конфигурации статического IP-адреса, в файле «hpdspua.c» проекта «WebServer_C6670» необходимо установить соответствующие значения переменным, которые приведены в таблице 3-1 (см. листинг 3-2).

Таблица 3-1: Переменные для конфигурации статического IP-адреса

Переменная	Описание
PCStaticIP	IP-адрес компьютера, с которого будет выполняться доступ к приложению веб-сервера
EVMStaticIP	Статический IP-адрес веб-сервера
LocalIPMask	Значение маски подсети
GatewayIP	IP-адрес шлюза

Листинг 3-2: Файл «hpdspua.c» (конфигурация статического IP-адреса)

```

94 /*****
95  ** Configuration
96  *****/
97 char  HostName[CFG_HOSTNAME_MAX];      // Host name we will use in a DHCP Request
98 char  *LocalIPAddr = "0.0.0.0";       // Set to "0.0.0.0" for DHCP client option
99 char  *PCStaticIP  = "192.168.2.101"; // Static IP address for host PC
100 char  *EVMStaticIP = "192.168.2.100"; // " IP " for web-server
101 char  *LocalIPMask = "255.255.254.0"; // Mask for DHCP Server option
102 char  *GatewayIP   = "192.168.2.101"; // Not used when using DHCP
103 char  *DomainName  = "demo.net";      // Not used when using DHCP
104 char  *DNSServer   = "0.0.0.0";      // Used when set to anything but zero

```

Переменные листинга 3-2, которые отсутствуют в таблице 3-1, в режиме статического IP-адреса не используются и могут принимать любые значения.

4 Сборка проекта веб-сервера

В окне обозревателя проектов («Project Explorer») выберите проект «WebServer_C6670», как показано на рисунке 2-2. Для сборки проекта демонстрационного приложения веб-сервера выберите пункт главного меню «Project > Build Project» (см. рисунок 4-1).

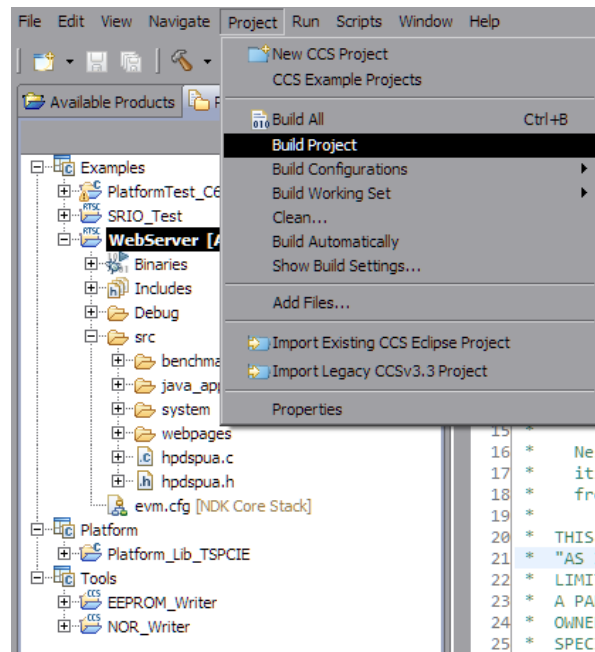


Рисунок 4-1: Пункт меню для сборки проекта

В случае успешной сборки, в окне консоли (Console) должны быть выведены сообщения, идентичные показанным на рисунке 4-2.

```

CDT Build Console [WebServer]

'Building file: ../src/benchmark/ndkloopback.c'
'Invoking: C6000 Compiler'
"C:/ti/C6000 Code Generation Tools 7.4.0/bin/cl6x" -mv6600 --abi=eabi -g --include_path="C:/ti/C6000 Code Generation Tools 7.4.0/include" --include_path="C:/ti/bios_6_33_06_50/packages/ti/bios/include"
--include_path="D:/Dev/Modules/TS-PCIE/CCS_Workspace/WebServer/src"
--include_path="D:/Dev/Modules/TS-PCIE/CCS_Workspace/WebServer/src/webpages"
--include_path="C:/ti/pdk_C6670_1_1_2_6/packages/ti/csl"
--include_path="D:/Dev/Modules/TS-PCIE/CCS_Workspace/Platform_Lib_TSPCIE/include"
--include_path="C:/ti/ndk_2_21_02_43/packages/ti/ndk/inc" --include_path="C:/ti/ndk_2_21_02_43/packages/ti/ndk/inc/tools"
--include_path="C:/ti/pdk_C6670_1_1_2_6/packages/ti/drv/qmss" --include_path="C:/ti/pdk_C6670_1_1_2_6/packages/ti/drv/cppi"
--include_path="C:/ti/pdk_C6670_1_1_2_6/packages/ti/transport/ndk/nimu" --define=INCLUDE_NIMU_CODE --define=C66_PLATFORMS
--define=NDK_EXTERN_CONFIG --display_error_number --diag_warning=225 --preproc_with_compile
--preproc_dependency="src/benchmark/ndkloopback.pp" --obj_directory="src/benchmark" --cmd_file="./configPkg/compiler.opt"
"../src/benchmark/ndkloopback.c"
'Finished building: ../src/benchmark/ndkloopback.c'

'Building target: webserver_tspcie.out'
'Invoking: C6000 Linker'
"C:/ti/C6000 Code Generation Tools 7.4.0/bin/cl6x" -mv6600 --abi=eabi -g --define=INCLUDE_NIMU_CODE --define=C66_PLATFORMS
--define=NDK_EXTERN_CONFIG --display_error_number --diag_warning=225 -z --stack_size=4096 -m"webserver_tspcie.map"
--heap_size=0x2710 -i"C:/ti/C6000 Code Generation Tools 7.4.0/lib" -i"C:/ti/C6000 Code Generation Tools 7.4.0/include"
-i"C:/ti/pdk_C6670_1_1_2_6/packages/ti/transport/ndk/nimu/lib/debug" -i"C:/ti/pdk_C6670_1_1_2_6/packages/ti/csl/lib"
-i"D:/Dev/Modules/TS-PCIE/CCS_Workspace/Platform_Lib_TSPCIE/lib/debug" --reread_libs --warn_sections --rom_model -o
"webserver_tspcie.out" -l"./configPkg/linker.cmd" "../src/benchmark/ndkloopback.obj" "../src/benchmark/ndkbenchmark.obj"
"/src/hpdspua.obj" "/src/system/resourcemgr.obj" "/src/system/platform_osal.obj" "/src/webpages/webserver.obj"
"/src/webpages/webpage.obj" "/src/webpages/tasks.obj" "/src/webpages/statistics.obj" "/src/webpages/information.obj"
"/src/webpages/i2cwrite.obj" "/src/webpages/i2cread.obj" "/src/webpages/flashwrite.obj" "/src/webpages/flashread.obj"
"/src/webpages/flasherase.obj" "/src/webpages/flash.obj" "/src/webpages/diagpage.obj" "/src/webpages/diagnostic.obj"
-l"ti.platform.tspcie.ae66" -l"ti.transport.ndk.nimu.ae66" -l"libc.a"
<Linking>
'Finished building target: webserver_tspcie.out'

**** Build Finished ****

```

Рисунок 4-2: Окно, отображающее ход процесса сборки проекта

5 Импорт и запуск целевой конфигурации модуля

Для загрузки кода приложений на модуль TS-PCIE, в первую очередь, необходимо запустить целевую конфигурацию модуля TS-PCIE. В папке «TargetConfigurations» сопроводительного диска к модулю TS-PCIE находятся файлы целевых конфигураций для различных отладчиков. В данном документе рассматривается загрузка кода через отладчик Spectrum Digital XDS560v2 STM LAN. Данному отладчику соответствует файл целевой конфигурации «TS-PCIE-LAN560v2-SD.ccxml», который необходимо импортировать в рабочее пространство.

Выберите пункт главного меню «View > Target Configurations» (рисунок 5-1)

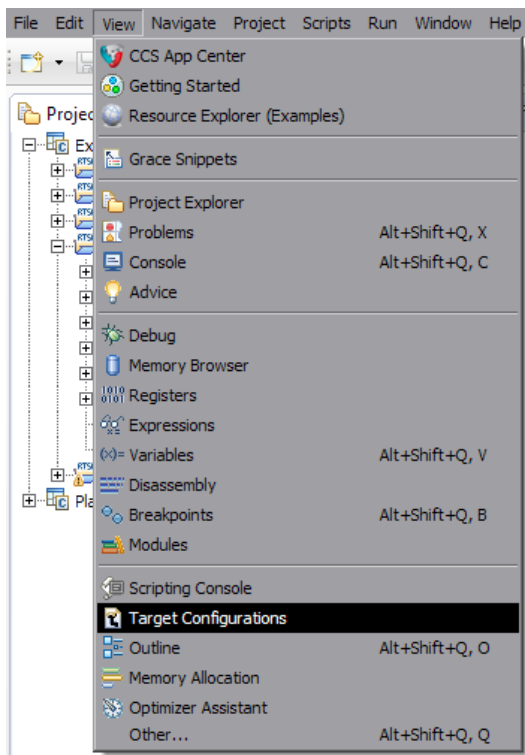


Рисунок 5-1: Пункт меню для отображения окна целевых конфигураций

В окне целевых конфигураций («Target Configurations»), нажмите правой кнопкой мыши на свободной области для вызова контекстного меню и выберите пункт «Import Target Configuration» (см. рисунок 5-2).

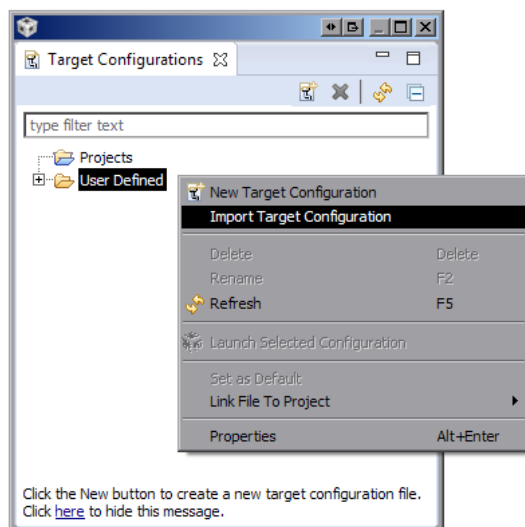


Рисунок 5-2: Меню импорта целевой конфигурации

В появившемся окне выбора файла (см. рисунок 5-3) необходимо выбрать файл «TS-PCIE-LAN560v2-SD.ccxml» и нажать на кнопку «Открыть». В данном документе предполагается, что папка «TargetConfigurations» с сопро-

дителя диска к модулю SVR-420, где расположен файл «TS-PCIE-LAN560v2-SD.ccxml», скопирована в папку «D:/Dev/Modules/TS-PCIE/TargetConfigurations».

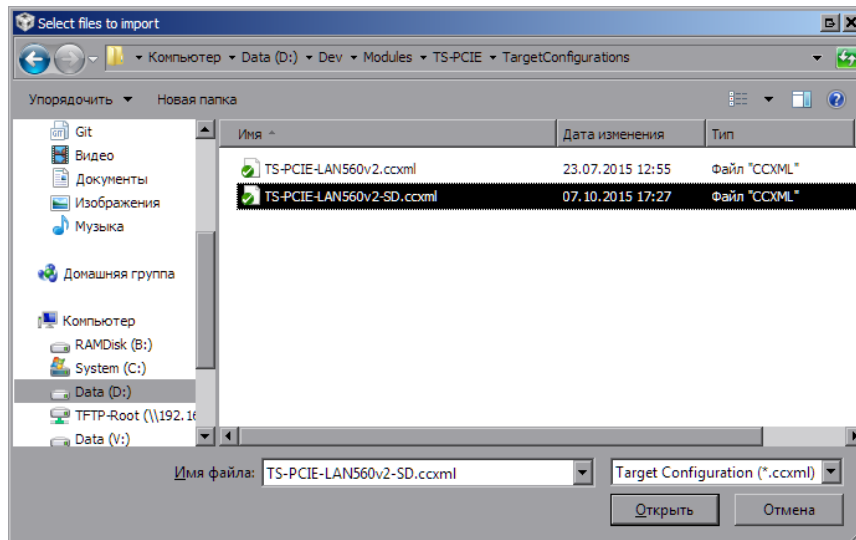


Рисунок 5-3: Окно выбора файла для импорта целевой конфигурации

После нажатия на кнопку «Открыть» появится окно выбора способа импорта файла целевой конфигурации (рисунок 5-4). Необходимо выбрать способ «Link to files» и нажать на кнопку «ОК».

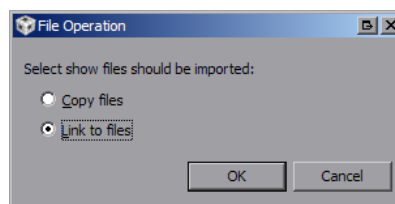


Рисунок 5-4: Окно выбора способа импорта файла целевой конфигурации

Для запуска целевой конфигурации, в окне целевых конфигураций («Target Configurations»), необходимо нажать правой кнопкой мыши на целевой конфигурации и выбрать пункт меню «Launch Selected Configuration» (см. рисунок 5-5).

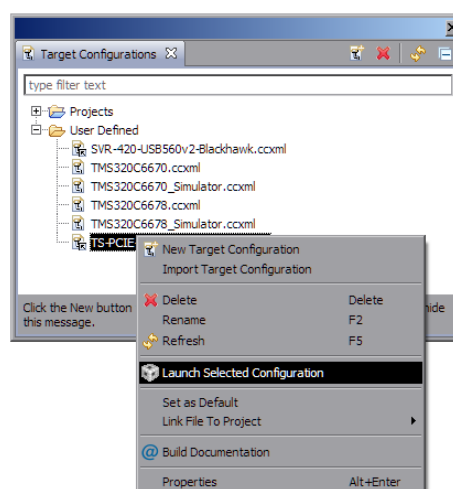


Рисунок 5-5: Запуск целевой конфигурации

После запуска целевой конфигурации модуля TS-PCIE, среда разработки CCS перейдет в режим отладки и в окне «Debug» будет выведен список ядер обоих процессоров модуля TS-PCIE, как показано на рисунке 5-6.

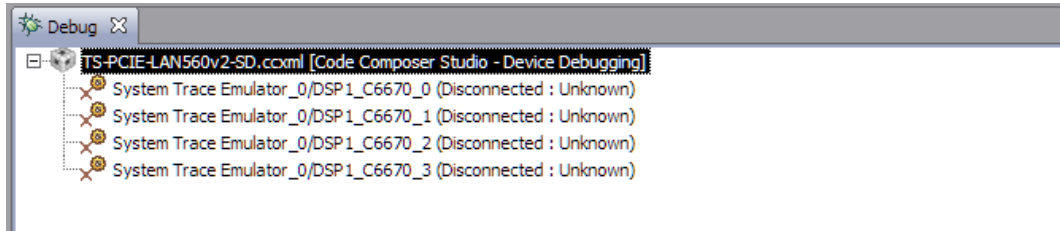


Рисунок 5-6: Список ядер процессоров модуля TS-PCIE

Примечание

По умолчанию, среда CCS настроена таким образом, что при запуске кода сразу на нескольких процессорах или нескольких ядрах одного процессора, вывод (CIO) со всех ядер процессоров будет выводиться в одно и то же окно «Console». В приложении **A** даны инструкции по настройке раздельного вывода (CIO) каждого ядра процессора в отдельное окно «Console».

6 Загрузка кода приложения веб-сервера на процессор

Запустите целевую конфигурацию модуля TS-PCIE, как описано в разделе 5. Выполните подключение к первому ядру любого из процессоров TMS320C6670 (ядра «DSP1_C6670_0» или «DSP2_C6670_0»), нажав правой кнопкой мыши на нужном ядре и выбрав пункт меню «Connect Target» (см. рисунок 6-1).

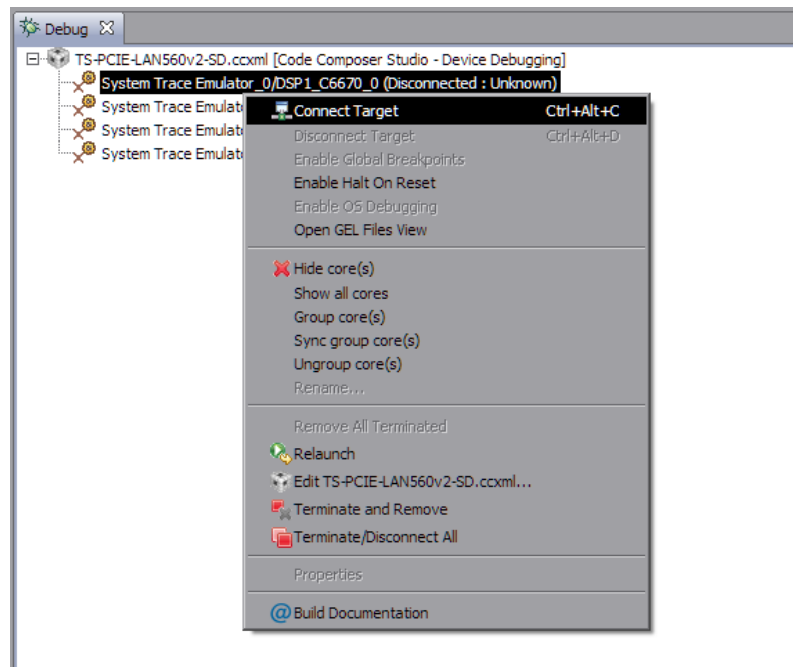


Рисунок 6-1: Подключение к ядру процессора

После подключения к ядру процессора, окно «Debug» примет вид, как показано на рисунке 6-2.

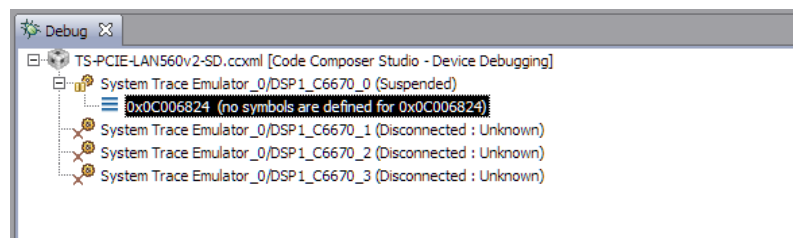


Рисунок 6-2: Вид окна «Debug» после выполнения подключения к ядру «DSP1_C6670_0»

Для загрузки кода на ядро, выберите пункт главного меню «Run > Load > Load Program...» (рисунок 6-3).

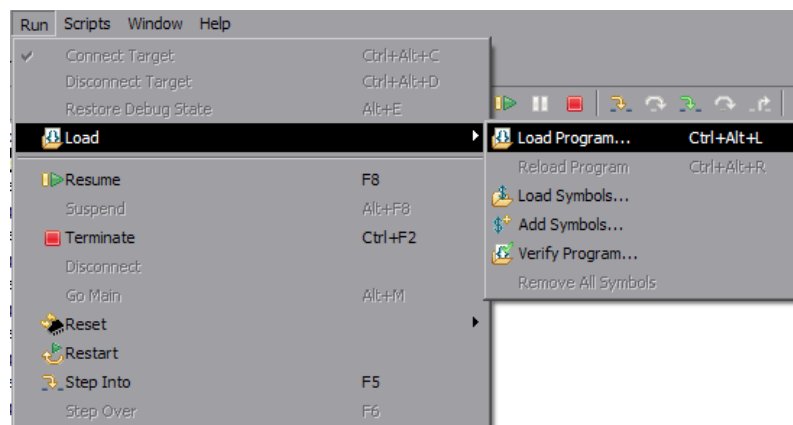


Рисунок 6-3: Пункт меню загрузки кода на ядро процессора

В открывшемся окне (рисунок 6-4) нажмите на кнопку «Browse project...».

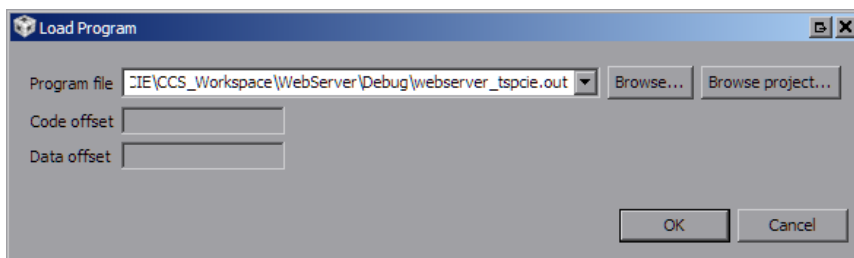


Рисунок 6-4: Окно загрузки кода на ядро процессора

Выберите файл «websrv_svr420.out» из проекта «WebServer_C6670», как показано на рисунке 6-5, и нажмите на кнопку «OK». В окне, показанном на рисунке 6-4, также нажмите на кнопку «OK».

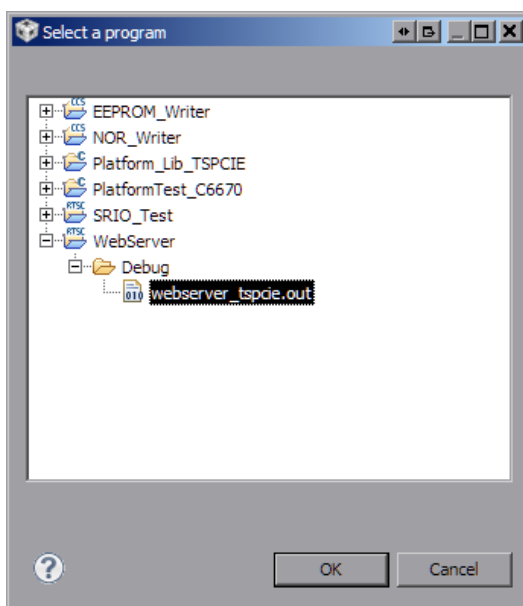


Рисунок 6-5: Окно выбора файла для загрузки на ядро процессора

После загрузки кода на ядро процессора, окно «Debug» примет вид, как показано на рисунке 6-6.

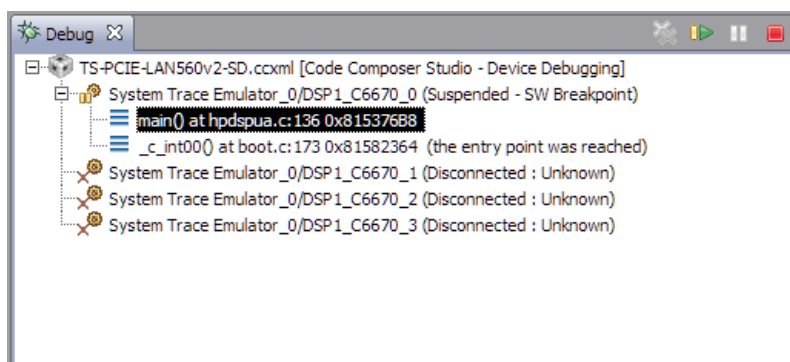



Рисунок 6-6: Вид окна «Debug» после выполнения загрузки кода на ядро «DSP1_C6670_0»

7 Запуск приложения веб-сервера

После выполнения загрузки кода демонстрационного приложения веб-сервера на ядро процессора (описано в разделе 6) выберите пункт меню «Run > Resume» (см. рисунок 7-1) или нажмите на кнопку  («Resume»). На рисунке 6-6 кнопка «Resume» расположена в верхнем правом углу.

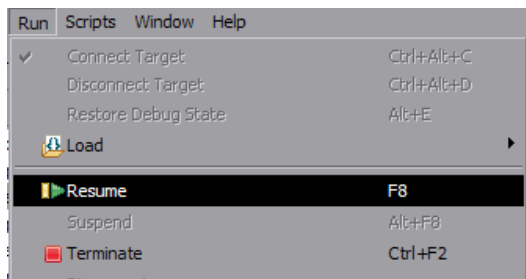


Рисунок 7-1: Запуск кода на ядре процессора

В случае успешного запуска приложения веб-сервера, вывод с ядра «DSP1_C6670_0» в окно «Console» должен выглядеть аналогично приведенному в листинге 7-1. Весь вывод, приведенный в листинге 7-1, приложением веб-сервера дублируется в UART.

Листинг 7-1: Вывод в консоль приложения веб-сервера при запуске

```

1 platform_init Done
2 Start BIOS 6
3 QMSS successfully initialized
4 CPPI successfully initialized
5 PA successfully initialized
6 HUA version 2.00.00.04
7 Setting hostname to tidemo-345678
8 MAC Address: 40-5F-C2-C1-E6-80
9 Configuring DHCP client
10 PASS successfully initialized
11 Ethernet subsystem successfully initialized
12 Ethernet eventId : 48 and vectId (Interrupt) : 7
13 Registration of the EMAC Successful, waiting for link up ..
14 Service Status: DHCP   : Enabled   :           : 000
15 Service Status: THTTP  : Enabled   :           : 000
16 Service Status: DHCP   : Enabled   : Running  : 000
17 Network Added: If-1:192.168.2.94
18 Service Status: DHCP   : Enabled   : Running  : 017
  
```

После запуска приложения веб-сервера, в случае его нормальной работы, на модуле TS-PCIE должен мигать раз в секунду светодиод «VH11» зеленым цветом. В случае возникновения ошибки при запуске приложения веб-сервера, будет гореть постоянно желтый светодиод «VH12» (см. рисунок 7-2).



Рисунок 7-2: Светодиоды на плате модуля TS-PCIE

Примечание

После успешного запуска приложения веб-сервера, светодиодом «VH12» можно управлять через веб-интерфейс (см. рисунок 7-4). Таким образом, данный светодиод используется для сигнализации ошибок, только на этапе запуска приложения веб-сервера.

Доступ к приложению веб-сервера осуществляется по IP-адресу, который по-умолчанию должен быть выдан динамически DHCP сервером. Информация по установке и настройке DHCP сервера в Windows и Linux системах приведена в документе [2]. Для настройки статического IP-адреса приложения веб-сервера необходимо выполнить инструкции, приведенные в разделе 3.1) данного документе и выполнить сборку проекта (раздел 4).

Для доступа к приложению веб-сервера может быть использован любой интернет-браузер (например, Mozilla Firefox). Запустите браузер и введите в адресной строке IP-адрес, который можно найти в листинге 7-1. В данном случае, приложению веб-сервера был выдан IP-адрес 192.168.2.94. При вводе данного IP-адреса в адресную строку веб-сервера, будет загружена главная страница демонстрационного приложения веб-сервера, как показано на рисунке 7-3.

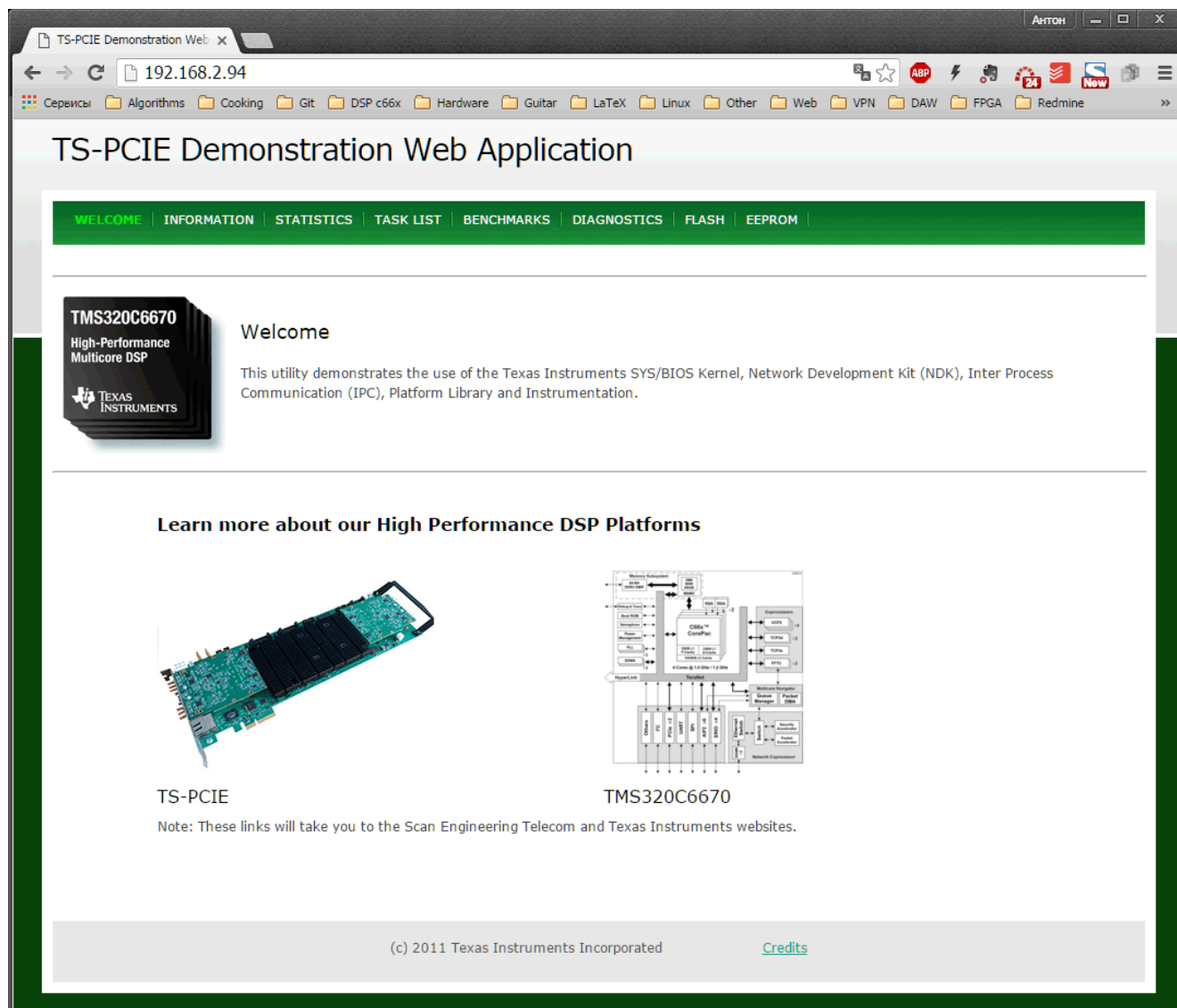


Рисунок 7-3: Главная страница демонстрационного приложения веб-сервера

High Performance Digital Sig x

192.168.2.94/diag.cgi

Сервисы Algorithms Cooking Git DSP c66x Hardware Guitar LaTeX Linux Other Web VPN DAW FPGA Redmine

Platform Diagnostics

WELCOME | INFORMATION | STATISTICS | TASK LIST | BENCHMARKS | DIAGNOSTICS | FLASH | EEPROM

TMS320C6670
High-Performance
Multicore DSP

Run board level diagnostics and access the console port on the Platform

How it works: There are four tests you can run from this page. Each test issues a POST request to a CGI backend service. In turn, these backend services use the SDK platform library to execute the diagnostic.

<p>Test External RAM</p> <p>How it works: The DDR memory test writes a series of patterns into external RAM and then reads them back, verifying. In this particular case we are testing the memory area used by the HTTP Server for storing an uploaded file.</p> <p><input type="button" value="Execute RAM Test"/></p>	<p>Test a Processor's internal memory</p> <p>How it works: The internal memory test writes a series of patterns into the internal RAM for a specific Core and then reads them back, verifying.</p> <p>Select a core and then press execute. Core 0 is unavailable since you are executing on it.</p> <p><input type="radio"/> 1 <input type="radio"/> 2 <input type="radio"/> 3</p> <p><input type="button" value="Execute Internal RAM Test"/></p>
<p>Flash an LED</p> <p>How it works: This test verifies that an LED is operational by flashing it (ON/OFF) for approximately one second.</p> <p>Select an LED to flash</p> <p>User LED</p> <p><input type="radio"/> 1 <input type="radio"/> 2</p> <p><input type="button" value="Flash LED"/></p>	<p>UART</p> <p>How it works: This test exercises the UART by writing a string of characters to the port. The text can be viewed if you have a serial port connection set up.</p> <p><input type="text"/></p> <p><input type="button" value="Write"/></p>

Рисунок 7-4: Страница «Diagnostics» демонстрационного приложения веб-сервера

Приложение А Разделение вывода сообщений (CIO) ядер процессоров

По умолчанию, среда CCS настроена таким образом, что при запуске кода сразу на нескольких процессорах или нескольких ядрах одного процессора, вывод (CIO) со всех ядер процессоров будет выводиться в одно и то же окно «Console». В данном приложении даны инструкции по настройке отдельного вывода (CIO) каждого ядра процессора в отдельное окно «Console».

После запуска целевой конфигурации, в окне «Debug», нажмите правой кнопкой мыши на названии файла целевой конфигурации и выберите пункт меню «Edit X...», где X — имя файла целевой конфигурации (см. рисунок A-1).

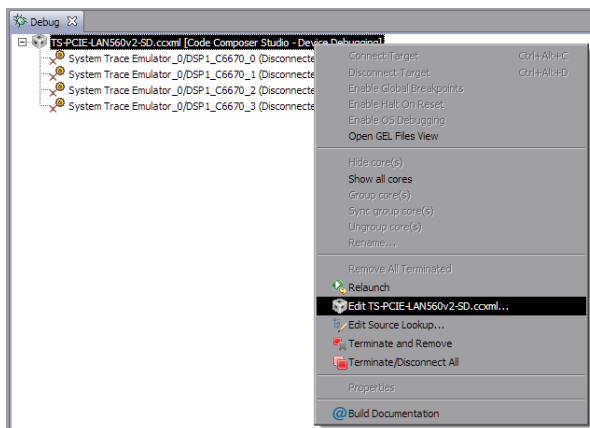


Рисунок А-1: Контекстное меню целевой конфигурации

В открывшемся окне, снимите галочку с опции «Use the same console for the CIO of all CPUs» (см. рисунок A-2) и нажмите на кнопки «Apply» и «Continue».

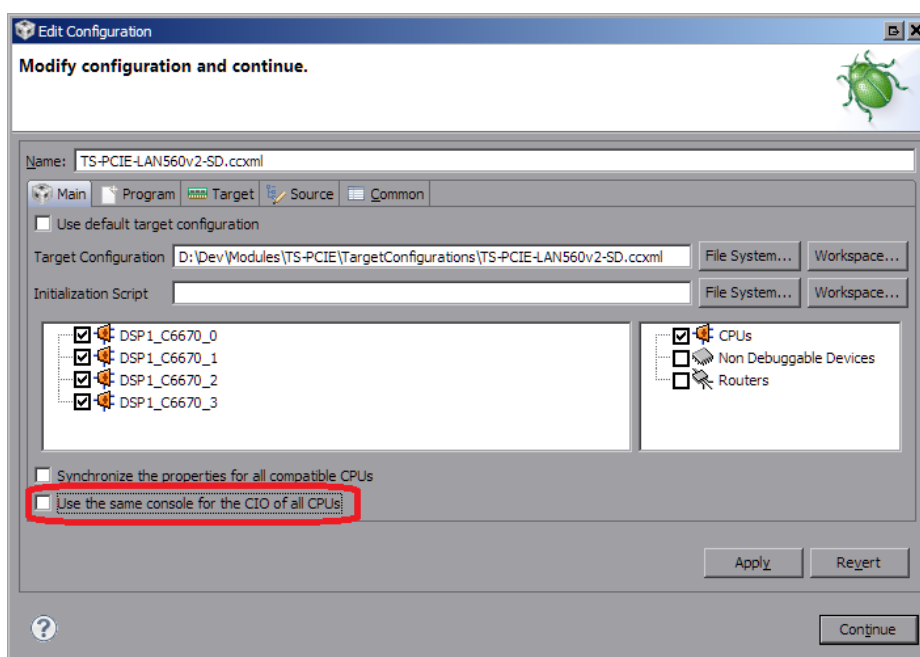



Рисунок А-2: Окно настроек целевой конфигурации

В окне «Console» нажмите на кнопку  («Open Console») и выберите пункт меню «New Console View» (см. рисунок A-3).

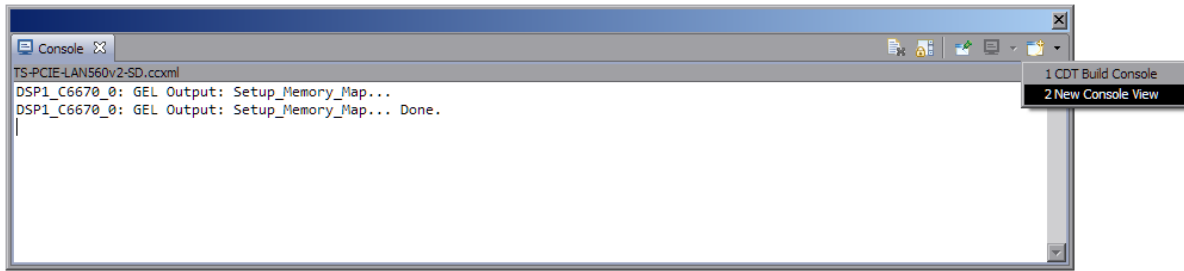


Рисунок А-3: Открытие второго окна «Console»

После этого, будет открыто еще одно окно «Console», которое можно переместить в любое удобное место окна CCS, например, как показано на рисунке А-4.

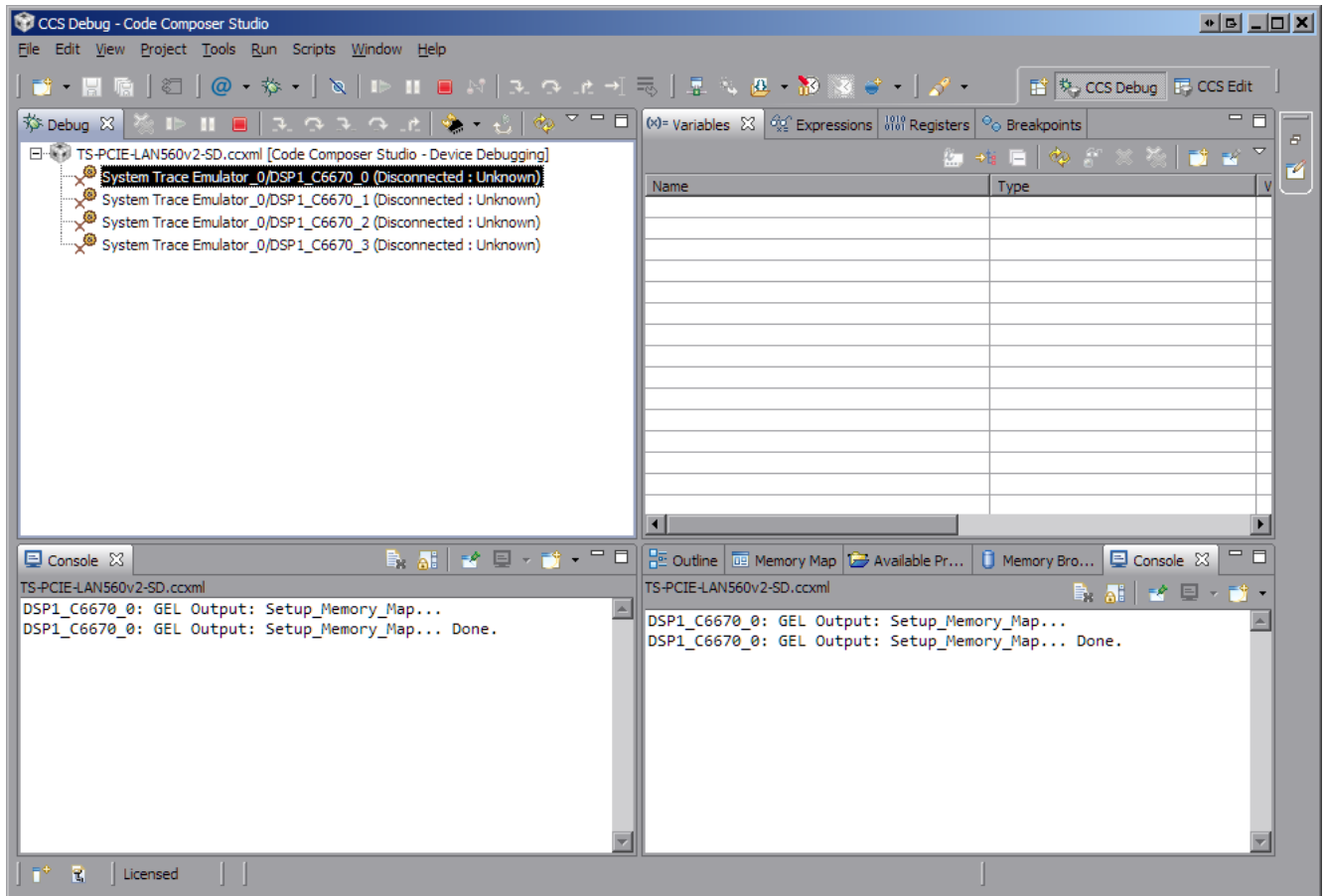



Рисунок А-4: Два окна «Console»

Теперь, если запустить приложения на различных ядрах процессоров, для вывода с каждого отдельного ядра будет происходить в отдельное окно. Для того, чтобы выбрать вывод какого ядра необходимо отображать в конкретном окне «Console», необходимо нажать на кнопку  («Display Selected Console») этого окна и выбрать пункт меню соответствующий нужному ядру (см. рисунок А-5).

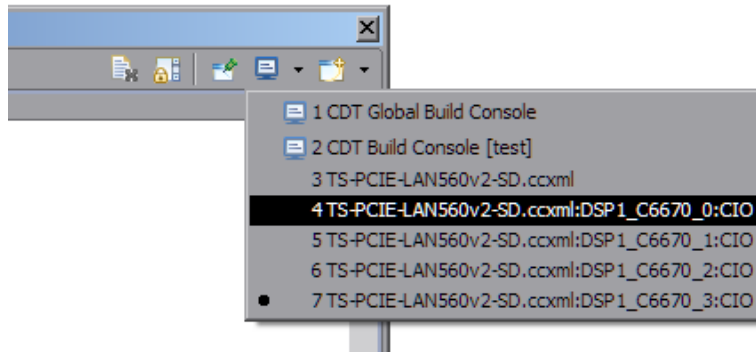


Рисунок А-5: Выбор ядра для отображения вывода в окне «Console»

Следует иметь в виду, что в данном списке (рисунок А-5) можно выбрать только те ядра, с которых уже был произведен какой либо вывод.

Для закрепления окна «Console» за конкретным ядром используется кнопка  («Pin Console»).

Список литературы

1. TS-PCIE. Загрузчик IBL. Руководство пользователя. [UG-TS-PCIE-IBL](#) (цит. на с. 5).
2. Установка и настройка сервера сетевой загрузки (BOOTP и TFTP). Руководство пользователя. [UG-CMN-BOOTP-TFTP](#) (цит. на с. 7, 15).